

(12) f 許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2006年3月23日 (23.03.2006)

PCT

(10) 国際公開番号
WO 2006/030825 A1

(51) 国際特許分類:

G09G 3/28 (2006 01) HOIJ 11/00 (2006 01)
G09G 3/20 (2006 01) HOIJ 11/02 (2006 01)

(21) 国際出願番号:

PCT/JP2005/016938

(22) 国際出願日: 2005年9月14日 (14.09.2005)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権子一タ: 特願2004-267958 2004年9月15日 (15.09.2004) JP

(71) 出願人(米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP], T5718501 大阪府門真市大字門真 1006 番地 Osaka (JP)

(72) 発明者; および

(75) 発明者/出願人(米国についてのみ): 橋 弘之 (TACHIBANA, Hiroyuki) 小杉 直 Jt (KOSUGI, Naoki) 若林 俊一 (WAKABAYASHI, Toshikazu) 奥村 茂行 (OKUMURA, Shigeyuki)

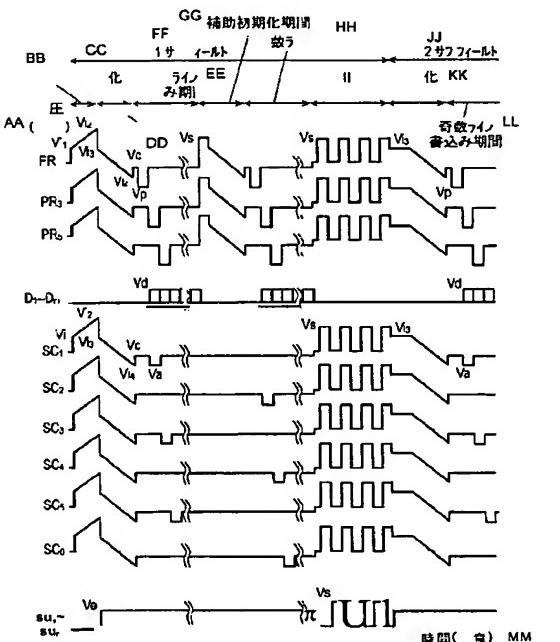
(74) 代理人: 岩橋 文雄 外 (IWAHASHI, Fumio et al.), T5718501 大阪府門真市大字門真 1006 番地 松下電器産業株式会社 内 Osaka (JP)

(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KM, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX,

[統葉有]

(54) Title: PLASMA DISPLAY PANEL DRIVING METHOD

(54) 発明の名称: プラズマディスプレイパネルの駆動方法



AA VOLTAGE (ANY DESIRED VOLTAGE)	BB FORMER HALF	CC INITIALIZATION INTERVAL	DD LATER HALF	EE ODD NUMBERED LINE WRITE INTERVAL	FF FIRST SUB-FIELD	GG AUXILIARY INITIALIZATION INTERVAL	HH EVEN NUMBERED NEWRITE INTERVAL	II SUSTAIN INTERVAL	JJ SECOND SUB FIELD	KK INITIALIZATION INTERVAL	LL ODD NUMBERED NEWRITE INTERVAL	MM TIME (ANY DESIRED TIME)
----------------------------------	----------------	----------------------------	---------------	-------------------------------------	--------------------	--------------------------------------	-----------------------------------	---------------------	---------------------	----------------------------	----------------------------------	----------------------------

(57) Abstract: A method for driving a plasma display panel having priming electrodes each of which is disposed in every second one of gaps each between display electrode pairs each comprising a scan electrode and a sustain electrode and is parallel to the display electrode pairs According to the method, write intervals include an odd line write interval during which to perform the writing to main discharge cells having odd-numbered scan electrodes, and also include an even line write interval during which to perform the writing to main discharge cells having even-numbered scan electrodes During each of these write intervals, a scan pulse voltage (Va) is sequentially applied to the odd-numbered or even-numbered scan electrodes, while a priming pulse voltage (Vp) is applied, prior to the application of the scan pulse voltage (Va), to the priming electrodes adjacent to the scan electrodes, to which the scan pulse voltage (Va) is applied, so as to generate a priming discharge between a respective priming electrode and a respective data electrode

(57) 要約: 走査電極と維持電極とからなる表示電極対の隙間のうち1つおきの隙間に表示電極対と平行にプライミング電極を備えたプラズマディスプレイパネルの駆動方法であつて、書込み期間は奇数番目の走査電極を有する主放電セルの書込み動作を行う奇数ライン書込み期間と偶数番目の走査電極を有する主放電セルの書込み動作を行う偶数ライン書込み期間とを有し、それぞれの書込み期間において、奇数番目または偶数番目の走査電

極に走査パルス電圧 V_a を順次印加する間にも走査パルス電圧 V_a の印加に先立ってプライミング電極には走査パルス電圧 V_a の印加に先立ってプライミング電極と子一タ電

[統葉有]

WO 2006/025A1



MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

- (84) 指定国 **表示のない限り、全ての種類の広域保護が可能**: ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), -X-ラシT (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FT, FR, GB, GR, HU, IE, IS, IT, LT, LU, LV, MC, NL, PL, PT, RO, SE, SI, SK, TR),

添付公開書類:

— 國際調査報告書

2 文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。